

قسم هندسة الحاسوب

مشاريع تخرج الدراسة المسائية 2017-2018

اسماء الطلبة	عنوان المشروع	اسم المشرف	ت
رواء عمار رزوقي جمعة مؤيد عزالدين زين العابدين بارق شامل كامل عبدالله	Performance Evaluation for Electrical Load Estimation based on FIS	م.م حسين سلطان راضي م.م سراج منهل حميد	1
اروى هاشم محمد فاضل محمد موفق رحيم مزعل غفران عبد الستار طه عباس	Deep Learning Machine for elderly people with low vision	م.د علي جاسم عبود	2
معتز زيد سالم حمودي فارس عباس كاظم اسماعيل ريام مقداد مسعود غايب	Computation on the Encrypted Data of Cloud Environment	م.د علي جاسم عبود	3
اشرف حسن علي صالح وسام كريم ماهود محمد خالد محمد خماس	Interfacing custom IP Core 2 HPS /FPGA S0C	م. أحمد خضير جميل	4
حسين ناجح شهاب احمد بسام هزبر مغير فليح نور عماد قاسم عليوي	Design PID and fuzzy logic controllers for position of stepper motor	م.د سعد عبد المجيد سلمان	5
ريم فيصل غازي صبري زينب صلاح الدين مهدي ربيع علي سامي قاسم محمد	Smart control board based on internet	م.م عبدالله ثائر عبد الستار	6
حوراء حسين كاظم علون احسان ماجد محمود محمد عبد المنعم هندي عودة	Design Education Software Package of Image Processing	م.د علي نصر حميد م.م. رويدة عبدالله ابراهيم	7
ايهاب عبد الرزاق احمد خميس علي اياد كاظم ناصر علي غزوان ابراهيم محمد	Developing a technology to save people	م.م. أحمد صلاح حميد م.م. رويدة عبدالله ابراهيم	8
منار معد كريم جاسم بدر سامي عبدالعزيز علي احمد علاء مخيلف ياقوت	Multimedia steganography for secure data transmission	م.م. حسين يوسف راضي	9
تيسير امير عبد القادر شكر ريام ثائر كمال رحيم زينب داود سلمان جمعة	Comparative study for edge detection algorithms	م.م ورقاء شاهر صالح	10

قسم هندسة الحاسوب

مشاريع تخرج الدراسة المسائية 2017-2018

اسماء الطلبة	عنوان المشروع	اسم المشرف	ت
مصطفى محمد داخل محمود صفاء منذر محسن اسامة منذر تركي صالح	Intranet Mail Server configuration - Using Exchange Server	م.م ظافر طه شهاب	11
زينة غانم بكر محمد جاسم محمد مهدي صكبان عبد الله نوري داود مشعل	Configuring File Server and managing security permissions using windows server	م.م ظافر طه شهاب	12
علي طوفان حسين رشيد دعاء محمد عبد الرحيم جلال زينب محمود سالم محمود	Design and Analysis of Fixed 4-point FFT core in Verilog –HDL	م.أحمد خضير جميل م.هدى محمد صالح	13
مروان محمد عبد الله ابراهيم علي عبد الكاظم عباس علي ثامر محسن علي ناصر	مشروع حفظ الوثائق المركزي	م.د علي نصر حميد م.م. احمد محمود جاسم	14
عثمان حاتم عيسى حمد عذراء ثامر محمد شعيب حسين علي حميد عزاوي	Design USB data transfer using VHDL	م.د ياسر عامر عباس	15